МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ

РОССИЙСКОЙ ФЕДЕРАЦИИ

ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ

БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ

ВЫСШЕГО ОБРАЗОВАНИЯ

**«ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ»**

Факультет автоматики и вычислительной техники

Кафедра радиоэлектронных средств

Отчет по практике №1.

Дисциплина «Цифровые устройства и микропроцессоры»

Вариант №1

Разработал: студент группы ИНБб – 3301-02-00                               /А.П. Сергин/

Проверил: доцент кафедры РЭС /М.А. Земцов/

 Киров 2024

**Цель работы**: изучение схемы подключения микроконтроллера с внешней памятью и протестировать память.

Задание:

Изображение выглядит как текст, снимок экрана, программное обеспечение, дисплей

Автоматически созданное описание

Рисунок 1 - Схема

1. Верификация программы:
   1. Код:

#include <8051.h>

void main()

{

int i;

char xdata \*ptr;

char test, nabor;

P27=0;

nabor = 0x0AA;

ptr = (char xdata \*) 0x800;

for(i=0; i<1024;i++)

{ \*ptr=nabor;

test=\*ptr;

if(test!=nabor)

{

P27=1;

break;

}

ptr++;

}

}

Работа программы (нет переполнения) на Рисунке 2

Изображение выглядит как текст, снимок экрана, дисплей, диаграмма

Автоматически созданное описание

Рисунок 2 - Работа программы (нет переполнения)

Вывод: таким образом, были изучены схемы подключения микроконтроллера с

внешней памятью и протестировать память.